

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
4. August 2005 (04.08.2005)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2005/071739 A2

(51) Internationale Patentklassifikation⁷: **H01L 21/768**,
21/76, 21/316, C23C 16/40

(21) Internationales Aktenzeichen: PCT/DE2005/000088

(22) Internationales Anmeldedatum:
22. Januar 2005 (22.01.2005)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
10 2004 003 337.4 22. Januar 2004 (22.01.2004) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): **INFINEON TECHNOLOGIES AG** [DE/DE]; St.-
Martin-Str. 53, 81669 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): **GABRIC, Zvonimir**

[HR/DE]; Herzog-Rudolf-Weg 25, 85604 Zorneding
(DE). **PAMLER, Werner** [DE/DE]; Viebigplatz 3, 80686
München (DE). **SCHINDLER, Günther** [DE/DE]; Un-
gererstr. 19, 80802 München (DE).

(74) Anwalt: **DOKTER, Eric-Michael**; Viering, Jentschura &
Partner, Steinsdorfstr. 6, 80538 München (DE).

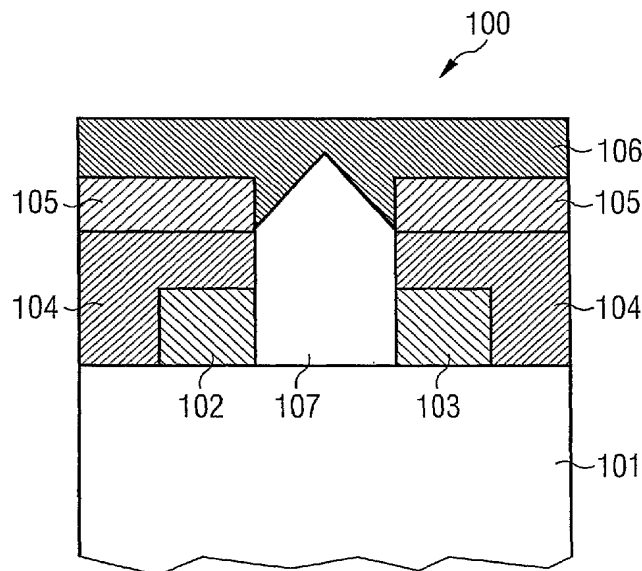
(81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,
ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,

[Fortsetzung auf der nächsten Seite]

(54) Title: PLASMA-EXCITED CHEMICAL VAPOR DEPOSITION METHOD, SILICON/OXYGEN/NITROGEN-CONTAIN-
ING MATERIAL AND LAYERED ASSEMBLY

(54) Bezeichnung: PLASMAANGEREGETES CHEMISCHES GASPHASENABSCHIED-VERFAHREN, SILIZIUM-SAUER-
STOFF-STICKSTOFF-HALTIGES MATERIAL UND SCHICHT-ANORDNUNG



[Fortsetzung auf der nächsten Seite]

WO 2005/071739 A2



GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

Veröffentlicht:

- *ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts*

(57) Abstract: The invention relates to a plasma-excited chemical vapor deposition method for forming a silicon/oxygen/nitrogen-containing material. The invention provides that during the supply of silicon material and oxygen material, nitrogen material is supplied while using an organic silicon precursor material.

(57) Zusammenfassung: Die Erfindung betrifft ein plasmaangeregtes chemisches Gasphasenabscheide-Verfahren zum Bilden eines Silizium-Sauerstoff-Stickstoff-haltigen Materials, bei dem während des Zuführens von Silizium-Material und Sauerstoff-Material Stickstoff-Material unter Verwendung eines organischen Silizium-Precursormaterials zugeführt wird.

Beschreibung**Plasmaangeregtes chemisches Gasphasenabscheide-Verfahren,
Silizium-Sauerstoff-Stickstoff-haltiges Material und Schicht-
Anordnung**

Die Erfindung betrifft ein plasmaangeregtes chemisches Gasphasenabscheide-Verfahren, ein Silizium-Sauerstoff-Stickstoff-haltiges Material und eine Schicht-Anordnung.

Integrierte Schaltungs-Anordnungen werden mit immer höherer Packungsdichte erzeugt. Dies hat zur Folge, dass Leiterbahnen in Metallisierungsebenen einen immer kleineren Abstand voneinander aufweisen. Dadurch steigen Kapazitäten, die zwischen den Leiterbahnen gebildet werden und zu hohen Signallaufzeiten, einer hohen Verlustleistung und unerwünschtem Übersprechen führen, d.h. zu einer Wechselwirkung zwischen auf benachbarten Leiterbahnen angelegten Signalen.

Häufig wird als Isolationsmaterial zwischen den Leiterbahnen Siliziumoxid als Dielektrikum verwendet, dessen relative Dielektrizitätskonstante $\epsilon_r=3.9$ beträgt.

Zum Reduzieren der relativen Dielektrizitätskonstante ϵ_r , was zu einer Verringerung des Werts der Koppelkapazitäten zwischen in ein Isolationsmaterial eingebetteten Leiterbahnen führt, werden so genannte Low-k-Materialien verwendet, d.h. Materialien mit einem geringen Wert ϵ_r als Material für Intermetalldielektrika.

Aus dem Stand der Technik ist auch bekannt, Hohlräume zwischen Leiterbahnen innerhalb einer Leiterbahnebene zu erzeugen, um den Wert der relativen Dielektrizitätskonstante und somit den Wert der Koppelkapazität zu verringern. Das isolierende Dielektrikum, das die Kapazität zwischen den Leiterbahnen bestimmt, weist im Bereich von Hohlräumen eine

relative Dielektrizitätskonstante ϵ_r auf, die annähernd gleich eins ist. Die Leiterbahnen selbst sind zum Entkoppeln von der Umgebung von einer Materialschicht aus Siliziumoxid oder einem Low-k-Material umgeben.

5

Die hohen Koppelkapazitäten C zwischen benachbarten Leiterbahnen, die bei zunehmend miniaturisierten Schaltkreisen immer größer werden, führen gemeinsam mit dem Widerstand R einer Leiterbahn zu einer RC-Schaltverzögerung von auf den Leiterbahnen transportierten Signalen. Diese RC-Schaltverzögerung kann unter Verwendung von Luftlöchern (Airgaps) als Alternative zu Low-k-Materialien verringert werden, da bei Verwendung von Luftlöchern zwischen Leiterbahnen die effektive Dielektrizitätskonstante ϵ_r als Isolationsmaterial zwischen Metallisierungsbahnen erheblich verringert wird. Realisierungsmöglichkeiten für Airgaps sind beispielsweise in [1] bis [4] offenbart.

Um einen Hohlraum zwischen benachbarten Leiterbahnen nach außen hin abzudichten bzw. zu verschließen, kann ein solcher Hohlraum oder Graben in einer Schicht-Anordnung mittels Abscheidens einer den Graben bedeckenden Deckschicht versiegelt werden. Beim Abdichten eines grabenartigen Hohlraums zwischen Leiterbahnen wird angestrebt, dass das Material einer solchen Deckschicht sich auf der obersten Schicht gut abscheidet, nicht hingegen in den Graben eindringt und somit den Hohlraum zwischen benachbarten Leiterbahnen in unerwünschter Weise mit Material auffüllt, wodurch wiederum die relative Dielektrizitätskonstante ϵ_r zwischen den Leiterbahnen erhöht werden würde.

Als Material für eine solche Deckschicht eignet sich durch Ozon-aktivierte Zersetzung von Tetraethylorthosilikat (TEOS) gebildetes Siliziumoxid (sogenanntes "Ozon/TEOS"), das sich selektiv gut auf Silan-basiertem Siliziumoxid als Material der obersten Schicht abscheiden lässt, nicht hingegen auf Siliziumnitrid als Material im Inneren des Grabens. Selektive

Abscheidung bedeutet, dass das abzuscheidende Material als Deckschicht zum Verschließen des Hohlraums auf Silan-basiertem Siliziumoxid aufwächst, auf Siliziumnitrid hingegen nicht oder nur mit sehr geringer Rate.

5

Daher wird gemäß dem Stand der Technik als Material zwischen Airgap-Strukturen zwischen Leiterbahnen häufig Siliziumnitrid verwendet, wohingegen eine mit einer Deckschicht zuzuwachsende Oberflächenschicht einer solchen Schicht-Anordnung häufig aus Silan-basiertem Siliziumoxid gebildet wird. Allerdings hat diese Materialkonfiguration den Nachteil, dass aufgrund der hohen relativen Dielektrizitätskonstante von Siliziumnitrid ($\epsilon_r=8$) eine für viele Anwendungen zu hohe RC-Schaltverzögerung auftritt.

15

In [5] ist ein Verfahren zum Bilden einer Siliziumoxynitridschicht beschrieben mittels eines CVD-Verfahrens unter Verwendung eines Plasmas und eines Mischgases, wobei das Mischgas ein organisches Silangas und ein Nitriergas enthält auf und zwischen Leiterbahnen eines Halbleiterchips. Die Siliziumoxynitridschicht weist gemäß den Angaben in [5] eine gute Kantenbedeckung auf.

20

Andere Verfahren zum Bilden einer Siliziumoxynitridschicht mit einer guten Kantenbedeckung sind in [6] und [7] beschrieben

25

[8] beschreibt das Bilden einer Struktur mit Airgaps zwischen den Leiterbahnen. Die gebildete Schicht mit Airgaps wird jedoch unter Verwendung von SiH_4 gebildet und damit unter Verwendung eines anorganischen Silizium-Precursormaterials.

30

Eine andere Airgap-Struktur ist in [9] beschrieben, wobei diese Struktur unter Verwendung nur einer „Airgap-Schicht“ und, zur Erhöhung des "Aspektverhältnisses" zwischen den Leiterbahnen und damit zur automatischen Bildung von Airgaps,

35

einer auf die Leiterbahnen zusätzlich aufgetragenen Pad-Oxid-Schicht, erzeugt wird.

Der Erfindung liegt insbesondere das Problem zugrunde, ein Material, ein Verfahren zum Herstellen des Materials und eine Schicht-Anordnung mit diesem Material bereitzustellen, welches Material eine ausreichend geringe relative Dielektrizitätskonstante hat und sich nicht oder nur schlecht selektiv auf Ozon/TEOS abscheiden lässt.

Das Problem wird durch ein plasmaangeregtes chemisches Gasphasenabscheide-Verfahren, durch ein Silizium-Sauerstoff-Stickstoff-haltiges Material und durch eine Schicht-Anordnung mit den Merkmalen gemäß den unabhängigen Patentansprüchen gelöst.

Bei dem erfindungsgemäßen plasmaangeregten chemischen Gasphasenabscheide-Verfahren zum Bilden eines Silizium-Sauerstoff-Stickstoff-haltigen Materials wird während des Zuführens von Silizium-Material und Sauerstoff-Material Stickstoff-Material unter Verwendung eines organischen Silizium-Precursormaterials zugeführt.

Ferner ist erfindungsgemäß ein Silizium-Sauerstoff-Stickstoff-haltiges Material geschaffen, das gemäß dem plasmaangeregten chemischen Gasphasenabscheide-Verfahren mit den oben beschriebenen Merkmalen hergestellt ist.

Die erfindungsgemäße Schicht-Anordnung enthält ein Substrat und zwei elektrisch leitfähige Strukturen auf dem Substrat. Zumindest ein Teilbereich zwischen den zwei elektrisch leitfähigen Strukturen ist materialfrei. Silizium-Sauerstoff-Stickstoff-haltiges Material mit den oben beschriebenen Merkmalen ist zumindest teilweise auf und/oder zwischen den zwei elektrisch leitfähigen Strukturen gebildet. Ferner enthält die Schicht-Anordnung eine Zwischenschicht aus elektrisch isolierendem Material auf dem Silizium-Sauerstoff-

Stickstoff-haltigen Material und eine selektiv auf der Zwischenschicht gebildete Deckschicht, mittels welcher der materialfreie Bereich zwischen den zwei elektrisch leitfähigen Strukturen gegenüber der Umgebung versiegelt ist.

5

Eine Grundidee der Erfindung ist darin zu sehen, ein Herstellungsverfahren für ein Silizium-Sauerstoff-Stickstoff-haltiges Material bereitzustellen, mit welchem Verfahren ein Material erhalten wird, das überwiegend Silizium-Sauerstoff

10

Komponenten enthält und somit eine relative Dielektrizitätskonstante hat, die ähnlich gering wie jene von Siliziumoxid ist ($\epsilon_r=3.9$). Das gemäß dem erfindungsgemäß beanspruchten plasmaangeregten chemischen Gasphasenabscheide-Verfahren hergestellte Silizium-Sauerstoff-Stickstoff-haltige

15

Material enthält zusätzlich eher geringe Mengen von Stickstoff (vorzugsweise im einstelligen Prozentbereich). Die Stickstoffkomponente des mittels des erfindungsgemäßen Verfahrens hergestellten Silizium-Sauerstoff-Stickstoff-haltigen Materials bewirkt anschaulich Siliziumnitrid-

20

ähnliche Eigenschaften hinsichtlich der Abscheidbarkeit von Ozon/TEOS darauf. Anders ausgedrückt ist das Material der Erfindung sehr schlecht dazu geeignet, dass Ozon/TEOS darauf abgeschieden werden kann. Die Kombination aus einem geringen k-Wert und einer geringen Neigung, als Träger zum Abscheiden von Ozon/TEOS zu dienen, bewirkt eine hervorragende Eignung des erfindungsgemäß hergestellten Materials als

25

Intermetalldielektrikum eines integrierten Schaltkreises mit Airgap-Strukturen.

30

Anders ausgedrückt weist das erfindungsgemäß hergestellte Material im Wesentlichen die günstigen dielektrischen Eigenschaften von Siliziumoxid auf (d.h. einen geringen Wert der relativen Dielektrizitätskonstante und somit eine geringe RC-Schaltverzögerung), simultan hat die

35

Materialzusammensetzung (wahrscheinlich insbesondere die Stickstoff-Komponente darin) die Wirkung, dass das Material, das auf der Basis eines organischen Precursors gebildet ist,

hinsichtlich des selektiven Abscheidens von Ozon/TEOS Materialeigenschaften aufweist, die eher Siliziumnitrid ähneln. Somit ist ein ideales Material als Intermetalldielektrikum zwischen Leiterbahnen einer Low-k-Anordnung bereitgestellt. Aufgrund der guten mechanischen Stabilität des Materials erlaubt es auch das Bilden von Airgaps zwischen Strukturen des Materials.

Somit ist es erfindungsgemäß realisiert, das gemäß dem Stand der Technik verwendete Siliziumnitrid als Material zwischen Airgaps durch ein Material auf Basis von Siliziumoxid zu ersetzen, ohne die Vorteile der selektiven Abscheidung verlieren.

Dieses Material wird erfindungsgemäß hergestellt, indem abgesehen von einem organischen Silizium-Precursormaterial als Quelle für die Siliziumkomponente und die Sauerstoffkomponente des erfindungsgemäßen Materials zusätzlich Stickstoffmaterial in die PECVD-Verfahrenskammer ("plasma enhanced chemical vapour deposition") eingebracht wird, wodurch das erfindungsgemäße Material erhalten wird. Bei Verwendung dieses Verfahrens werden anschaulich geringe Mengen Stickstoff in eine im Wesentlichen auf Siliziumoxidmaterial basierenden Matrix eingebaut, was zu der vorteilhaften Kombination von Materialeigenschaften führt.

Siliziumoxid wird häufig durch einen plasmaaktivierten TEOS Prozess abgeschieden (sogenanntes "PE-TEOS"). Basierend auf der Beobachtung, dass auf Siliziumnitrid keine oder nur eine sehr geringe Ozon/TEOS Abscheidung erfolgt, wird erfindungsgemäß dem PE-TEOS Prozess Stickstoff zugesetzt. Durch den Einbau geringer Stickstoffmengen, typischerweise im Prozentbereich, kann die Selektivität der Ozon/TEOS Abscheidung stark erhöht werden, so dass ähnlich wie bei Siliziumnitrid keine oder nur eine äußerst geringe Abscheidung von Ozon/TEOS auf der Schicht erfolgt. Simultan bleiben die Eigenschaften von Siliziumoxid weitgehend

erhalten. Die effektive Dielektrizitätskonstante einer Airgap-Struktur mit dem modifizierten PE-TEOS sinkt, je nach Geometrie, im Vergleich zu den Varianten mit Siliziumnitrid von Werten im Bereich von drei auf Werte um zwei.

5

Die mit dem erfindungsgemäßen Verfahren hergestellten Siliziumoxid-haltigen Schichten mit eingebautem Stickstoffmaterial weisen typischerweise einen Brechungsindex von $n=1.5$ auf, wohingegen mittels thermischen Oxidierens hergestelltes Siliziumoxid einen Brechungsindex von 1.45 hat. Der Stickstoffgehalt des erfindungsgemäßen Materials liegt typischerweise im Atomprozentbereich. Eine Abscheidung von Ozon/TEOS findet auf dieser Art von mit geringen Mengen Stickstoff versehenem Siliziumoxid nicht oder nur sehr

10

15

schlecht statt.

Essentiell zum Erreichen der vorteilhaften Materialeigenschaften des Materials der Erfindung ist die Verwendung eines organischen (d.h. auf Kohlenstoff-Verbindungen basierenden) Silizium-Precursormaterials, vorzugsweise Tetraethylorthosilikat (TEOS), auch bezeichnet als Tetraethoxysilan. Mit dem anorganischen Material Silan (SiH_4) zum Beispiel kann das Material mit den vorteilhaften Eigenschaften nicht erhalten werden.

20

25

Das erfindungsgemäß verwendete plasmaangeregte chemische Gasphasenabscheide-Verfahren (PECVD) ist eine spezielle Technik innerhalb des allgemeineren CVD-Verfahrens ("chemical vapour deposition").

30

Das CVD-Verfahren ist eine Beschichtungstechnologie zum Abscheiden dünner Schichten aus der Gasphase auf einem festen Substrat. Das Prinzip des CVD Verfahrens besteht darin, dass gasförmige Ausgangsmaterialien, sogenannte Precursoren (Vorläufer), über ein Substrat geleitet und chemisch in deren Bestandteile zerlegt werden, wodurch auf der Substratoberfläche eine neue Schicht aufwächst. Das Zerlegen

35

der Precursoren erfolgt zumeist thermisch, d.h. mittels Heizens des Substrats. Das eigentliche Abscheiden erfolgt unter Beteiligung einer chemischen Reaktion. Beispielsweise reagiert eine flüchtige gasförmige Komponente mit einem
5 anderem Gas zu einem festen Material, das auf dem Substrat abgeschieden wird. Allerdings sind bei dem CVD Verfahren die Prozesstemperaturen relativ hoch.

Mit wesentlich geringeren Prozesstemperaturen ist das
10 plasmaangeregte chemische Gasphasenabscheide-Verfahren (PECVD, "plasma enhanced chemical vapour deposition") durchführbar. Während bei einem CVD-Prozess die Gasphasenreaktion durch thermische Energie infolge Heizens des Substrats ausgelöst wird, beruht ein PECVD-Verfahren auf
15 der Überführung eines Gases in den Plasmazustand in der Nähe der Substratoberfläche. Eines der Reaktionsprodukte ist dabei ein fester Stoff, der sich auf der Oberfläche niederschlägt, wodurch eine neue Schicht aus dem erfindungsgemäßen Material gebildet wird. In einem PECVD-Reaktor wird zwischen dem
20 Substrathalter, der als Elektrode dient, und einer weiteren Elektrode durch ein starkes elektrisches Wechselfeld ein Plasma gezündet. Durch die Energie des Feldes werden Bindungen der in den PECVD-Reaktor eingeleiteten Gasmoleküle aufgebrochen und die Gasmoleküle zersetzt.

25 Gemäß einem weiteren Aspekt der Erfindung ist ein Verfahren zum Herstellen einer Schicht-Anordnung geschaffen,

- bei dem über einem Substrat mit einer Mehrzahl von elektrisch leitfähigen Strukturen und/oder über einem
30 Teil der Oberfläche der elektrisch leitfähigen Strukturen eine Schicht aus Sauerstoff-Material Stickstoff-Material mittels eines plasmaangeregten chemischen Gasphasenabscheide-Verfahrens gebildet wird, wobei während des Zuführens von Silizium-Material und
35 Sauerstoff-Material mittels eines organischen Silizium-Precursormaterials Stickstoff-Material zugeführt wird, wobei die Schicht aus Sauerstoff-Material Stickstoff-

Material gebildet wird derart, dass zwischen den Leiterbahnen ein materialfreier Bereich verbleibt,

- bei dem auf der Schicht aus Sauerstoff-Material Stickstoff-Material eine Zwischenschicht aus elektrisch isolierendem Material aufgebracht wird, und
- bei dem selektiv auf der Zwischenschicht eine Deckschicht aufgebracht wird, mittels welcher der materialfreie Bereich zwischen den elektrisch leitfähigen Strukturen gegenüber der Umgebung versiegelt wird, so dass der materialfreie Bereich einen Hohlraum ausbildet.

Ferner wird eine Schicht-Anordnung bereitgestellt,

- mit einem Substrat;
- mit zwei elektrisch leitfähigen Strukturen auf dem Substrat, wobei zumindest ein Teilbereich zwischen den zwei elektrisch leitfähigen Strukturen materialfrei ist;
- mit einer Schicht aus Silizium-Sauerstoff-Stickstoff-haltigem Material, welches mittels eines plasmaangeregten chemischen Gasphasenabscheide-Verfahrens gebildet wurde, wobei während des Zuführens von Silizium-Material und Sauerstoff-Material mittels eines organischen Silizium-Precursormaterials Stickstoff-Material zugeführt wurde, wobei die Schicht derart auf den zwei elektrisch leitfähigen Strukturen aufgebracht ist, dass zwischen den zwei elektrisch leitfähigen Strukturen ein materialfreier Bereich verbleibt;
- mit einer Zwischenschicht aus elektrisch isolierendem Material auf der Schicht aus Silizium-Sauerstoff-Stickstoff-haltigem Material;
- mit einer selektiv auf der Zwischenschicht gebildeten Deckschicht, mittels welcher der materialfreie Bereich zwischen den zwei elektrisch leitfähigen Strukturen gegenüber der Umgebung versiegelt ist.

Insbesondere wurde anschaulich erfindungsgemäß erkannt, dass auf dem auf oben beschriebene Weise gebildeten Silizium-Sauerstoff-Stickstoff-haltigem Material das Material der Deckschicht nicht abgeschieden wird, womit eine selektive Abscheidung der Deckschicht nur auf der Zwischenschicht zum „Schließen der Airgaps“ erreicht wird, ohne dass die Breite der Airgaps zwischen den leitfähigen Strukturen reduziert wird. Damit wird auf sehr einfache Weise ein Schließen der Airgaps mittels der Deckschicht erreicht, wobei ein zusätzlicher Vorteil in der niedrigen relativen Dielektrizitätskonstante des Silizium-Sauerstoff-Stickstoff-haltigem Materials zu sehen ist.

Bevorzugte Weiterbildung der Erfindung ergeben sich aus den abhängigen Ansprüchen.

Als organisches Silizium-Precursormaterial wird vorzugsweise ein Sauerstoff-haltiges Material verwendet. Dieses Sauerstoff-haltige Material kann als Sauerstoffquelle zum Bilden des erfindungsgemäßen Silizium-Sauerstoff-Stickstoff-haltigen Materials dienen.

Besonders günstig ist es, als organisches Silizium-Precursormaterial Tetraethylorthosilikat (TEOS), d.h. $(C_2H_5O)_4Si$, zu verwenden. Dieses Material stellt in besonders günstiger Weise eine Siliziumquelle und eine Sauerstoffquelle für das erfindungsgemäß gebildete Silizium-Sauerstoff-Stickstoff-haltige Material dar, in welches aufgrund der chemischen Prozesse beim Zersetzen des TEOS-Materials simultan eingeleitetes Stickstoffmaterial eingebaut wird.

Alternativ können im Rahmen der Erfindung zum Beispiel die folgenden Materialien als organisches Silizium-Precursormaterial verwendet werden: Methyltriethoxysilan (MTrEOS), Dimethyldiethoxysilan (DMDEOS), Trimethylethoxysilan (TrMEOS) und/oder Tetramethylsilan (TMS).

Vorzugsweise werden bei dem plasmaangeregten chemischen Gasphasenabscheide-Verfahren der Erfindung Tetraethylorthosilikat (TEOS) und Stickstoff (N₂) als
5 Precursoren verwendet, wobei das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 1:10 und 1:1 eingestellt wird. Als Flussratenverhältnis wird der Quotient aus den Flussraten (z.B. in sccm, Standardkubikzentimeter pro Minute) der beiden Einzelkomponenten verstanden.

10 Weiter vorzugsweise wird das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 1:5 und 1:2 eingestellt.

15 Besonders vorteilhaft ist es, das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 11:40 und 7:20 einzustellen.

20 Während des plasmaangeregten chemischen Gasphasenabscheide-Verfahrens kann Helium als Trägergas zugeführt werden.

Der Druck in der Verfahrenskammer wird vorzugsweise zwischen 440Pa und 1750Pa, weiter vorzugsweise zwischen 700Pa und 1100Pa eingestellt.

25 Die Temperatur in der Verfahrenskammer kann zwischen 300°C und 500°C betragen, wobei eine Temperatur zwischen 380°C und 430°C besonders vorteilhaft ist.

30 Im Weiteren wird das erfindungsgemäße Silizium-Sauerstoff-Stickstoff-haltige Material, das gemäß dem erfindungsgemäßen plasmaangeregten chemischen Gasphasenabscheide-Verfahren hergestellt ist, näher beschrieben. Ausgestaltungen des plasmaangeregten chemischen Gasphasenabscheide-Verfahrens
35 gelten auch für das Silizium-Sauerstoff-Stickstoff-haltige Material, und Ausgestaltungen des Silizium-Sauerstoff-

Stickstoff-haltigen Materials gelten auch für das plasmaangeregte chemische Gasphasenabscheide-Verfahren.

Das Silizium-Sauerstoff-Stickstoff-haltige Material enthält
5 vorzugsweise zwischen 0.1 Atomprozent und 10 Atomprozent Stickstoff. Weiter vorzugsweise sind in dem erfindungsgemäßen Material zwischen 0.5 Atomprozent und 5 Atomprozent Stickstoff enthalten. Besonders günstig ist es, die Parameter
10 des plasmaangeregten chemischen Gasphasenabscheide-Verfahrens derart einzustellen, dass zwischen 1.4 Atomprozent und 2.3 Atomprozent Stickstoff in dem Material enthalten sind. In diesem Falle ist eine besonders gute Balance zwischen geringer Dielektrizitätskonstante und besonders schlechter Selektivität bezüglich des Aufwachsens von Ozon/TEOS
15 erreichbar.

Das Atomprozentverhältnis zwischen Sauerstoff und Silizium ist vorzugsweise zwischen 1.8 und 1.99. Mit anderen Worten ist das Silizium-Sauerstoff-Stickstoff-haltige Material
20 gegenüber stöchiometrischem Siliziumoxid mit einem Atomprozentverhältnis zwischen Sauerstoff und Silizium von zwei dahingehend modifiziert, dass anschaulich Sauerstoffmaterial (zumindest teilweise) durch das zusätzliche Stickstoffmaterial ersetzt ist.

25 Zusätzlich zu dem Siliziummaterial, dem Sauerstoffmaterial und dem Stickstoffmaterial kann das erfindungsgemäße Material zwischen 0.4 Atomprozent und 2.4 Atomprozent Kohlenstoff aufweisen. Möglicherweise kann auch der Kohlenstoff zu den
30 günstigen Materialeigenschaften beitragen, da das erfindungsgemäße Ziel erst bei Verwendung eines organischen, d.h. kohlenstoffhaltigen, Silizium-Precursormaterials erreicht wird.

35 Ferner kann das Silizium-Sauerstoff-Stickstoff-haltige Material der Erfindung zwischen 3 Atomprozent und 13 Atomprozent Wasserstoff aufweisen.

Besonders günstige Materialeigenschaften werden mit einem Material der Summenformel $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ erreicht. Jeder der Indexzahlen (1.00, 1.90, usw.) in der genannten Summenformel kann um zwanzig Prozent nach oben oder unten variieren, weiter vorzugsweise um 10 Prozent, noch weiter vorzugsweise um 3 Prozent, ohne dass die vorteilhaften Eigenschaften des Materials verloren gehen würden.

Im Weiteren werden Ausgestaltungen der erfindungsgemäßen Schicht-Anordnung beschrieben. Ausgestaltungen des Silizium-Sauerstoff-Stickstoff-Materials gelten auch für die Schicht-Anordnung und umgekehrt.

Bei der erfindungsgemäßen Schicht-Anordnung kann die Zwischenschicht aus Silan-basiertem (SiH_4) Siliziumoxid gebildet sein. Wird dann eine Deckschicht aus Siliziumoxid selektiv abgeschieden, das basierend auf Ozon-aktiviertem Tetraethylorthosilikat gebildet ist, so wird eine Schicht-Anordnung erhalten, die nach außen hin sicher abgeschlossen ist, da das Material der Deckschicht anschaulich einen Graben der Schicht-Anordnung überwachsen kann. Simultan ist aufgrund der Materialkombination vermieden, dass beim Aufwachsen einer solchen Deckschicht der Graben teilweise mit Deckschicht-Material gefüllt wird, was aus der schlechten Abscheidbarkeit des Materials der Deckschicht auf dem erfindungsgemäßen Material innerhalb des Grabens resultiert.

Es ist anzumerken, dass die genauen Prozessparameter zum Herstellen des erfindungsgemäßen Materials von der Prozesskammer, etc. abhängen.

Ausführungsbeispiele der Erfindung sind in den Figuren dargestellt und werden im Weiteren näher erläutert.

Es zeigen:

Figur 1 eine Querschnittsansicht einer Schicht-Anordnung
gemäß einem ersten Ausführungsbeispiel der Erfindung,

Figur 2 eine elektronenmikroskopische Querschnittsansicht
einer Schicht-Anordnung ohne Verwendung des
erfindungsgemäßen Materials,

Figur 3 eine elektronenmikroskopische Querschnittsansicht
einer Schicht-Anordnung unter Verwendung des
erfindungsgemäßen Materials,

Figur 4 eine andere elektronenmikroskopische
Querschnittsansicht einer Schicht-Anordnung unter
Verwendung des erfindungsgemäßen Materials,

Figur 5 eine Querschnittsansicht einer Schicht-Anordnung
gemäß einem zweiten Ausführungsbeispiel der
Erfindung,

Figur 6 eine Querschnittsansicht einer Schicht-Anordnung
gemäß einem dritten Ausführungsbeispiel der
Erfindung.

Gleiche oder ähnliche Komponenten in unterschiedlichen
Figuren sind mit gleichen Bezugsziffern versehen.

Die Darstellungen in den Figuren sind schematisch und nicht
maßstäblich.

Schritt	1. Fill	2. STAB	3. DEPOSIT	4. PUMP
Verfahrens- Kammer	nur A	nur A	nur A	nur A
Schrittende- steuerung	mittels Zeit	mittels Zeit	mittels Zeit	mittels Zeit
maximale Schritt-Zeit	10.0s	10.0s	60.0s	5.0s

15

Endpunkt- wahl	kein Endpunkt	kein Endpunkt	kein Endpunkt	kein Endpunkt
Druck	geregelt auf 880Pa	geregelt auf 880Pa	geregelt auf 880Pa	Drossel voll offen
RF-Leistung, Match, Modus	0W, Auto, B- zu-B	0W, Auto, B- zu-B	900W, Auto, B-zu-B	0W, Auto, B- zu-B
RF Tune Sollwert	0.0V	0.0V	0.0V	0.0V
RF2- Leistung, Match	0W, Auto	0W, Auto	0W, Auto	0W, Auto
Temperatur Suszeptor	415°C	400°C	400°C	400°C
Temperatur- rampe	0.0°C/s	0.0°C/s	0.0°C/s	0.0°C/s
Purge	Aus	Aus	Aus	Aus
Suszeptor Spacing	250mils	250mils	250mils	250mils
Gasflüsse	O2:700sccm He:2500sccm TEOS:700sccm N2:2000sccm	O2:155sccm He:850sccm TEOS:550sccm N2:2000sccm	O2:150sccm He:700sccm TEOS:550sccm N2:2000sccm	

Tabelle 1

Tabelle 1 zeigt die Schritte und Parameter eines

5 Prozessablaufs für eine "P5000"-Anlage der Firma Applied
MaterialsTM, mit dem Silizium-Sauerstoff-Stickstoff-haltiges
Material (d.h. eine modifizierte PE-TEOS-Schicht) gemäß einem
bevorzugten Ausführungsbeispiel der Erfindung hergestellt
werden kann.

10

Im Weiteren wird beziehnend auf Tabelle 1 der Ablauf dieses
Verfahrens zum Herstellen des erfindungsgemäßen Silizium-
Sauerstoff-Stickstoff-haltigen Materials gemäß einem
bevorzugten Ausführungsbeispiel der Erfindung beschrieben.

15

Zunächst wird in einem ersten Schritt, dem sogenannten Gas-Einfüllschritt, bei einer maximalen Schritt-Zeit von 10.0s der Druck in der Verfahrenskammer auf 880Pa eingestellt. Bei ausgeschalteter Hochfrequenzleistung wird die Temperatur des Suszeptors von der Standardtemperatur 400°C auf 415°C erhöht, so dass beim späteren Einladen der kalten Silizium-Scheibe keine Abkühlung des Suszeptors eintritt. Als Gasflüsse werden für eine O₂-Komponente (Sauerstoff) 700sccm (Standardkubikzentimeter pro Minute), für ein Helium-Trärgas 2500sccm, für TEOS als einen organischen Silizium-Precursor eine Flussrate von 700sccm und für Stickstoff eine Flussrate von 2000sccm eingestellt.

In einem zweiten Verfahrensabschnitt, Stabilisierschritt genannt, wird die maximale Schrittzeit bei 10.0s gehalten. Der Druck in der Verfahrenskammer wird weiterhin auf 880Pa gehalten. Ohne Hochfrequenzleistung wird dann die Temperatur des Suszeptors auf 400°C gebracht und eine Modifikation der Gasflüsse dahingehend vorgenommen, dass die O₂-Komponente auf 155sccm, die Helium-Trärgas-Komponente auf 850sccm, die TEOS-Komponente auf 550sccm und die Stickstoff-Komponente auf 2000sccm gebracht wird.

In einem dritten Verfahrensabschnitt, der als Abscheideschritt bezeichnet wird, wird die Schrittzeit entsprechend der gewünschten Schichtdicke eingestellt. Bei einer Schrittzeit von 60.0s wird zum Beispiel eine Schicht von ca. 450nm Dicke aufgewachsen. Der Druck in der Kammer wird auf 880Pa gehalten, und Hochfrequenz wird mit einer Leistung von 900W zugeschaltet. Die Temperatur des Suszeptors wird auf 400°C gehalten. Die Gasflüsse werden folgendermaßen eingestellt: Die O₂-Komponente wird auf 150sccm eingestellt, die Helium-Komponente auf 700sccm, die TEOS-Komponente wird auf 550sccm geregelt und die Stickstoff-Komponente auf 2000sccm.

In einem vierten Verfahrensabschnitt, hier als Pumpverfahren bezeichnet, wird die maximale Schritt-Zeit auf 5s verringert. Hinsichtlich des Drucks wird die Drossel vollständig geöffnet, die Hochfrequenzleistung wird auf 0W zurückgeschaltet. Ferner werden die Gasflüsse von Sauerstoff, Helium, TEOS und Stickstoff zurückgefahren.

Im Weiteren wird bezugnehmend auf **Fig.1** eine Schicht-Anordnung 100 gemäß einem ersten Ausführungsbeispiel der Erfindung beschrieben.

Die Schicht-Anordnung 100 weist ein Silizium-Substrat 101 auf, auf dem eine erste Kupfer-Leiterbahn 102 und eine zweite Kupfer-Leiterbahn 103 gebildet sind. Der Bereich zwischen den beiden elektrisch leitfähigen Strukturen 102, 103 ist materialfrei, nämlich der Bereich von Airgaps 107.

Erfindungsgemäß hergestelltes $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 ist auf den beiden elektrisch leitfähigen Strukturen 102, 103 gebildet. Auf dem

$\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 ist eine Silan-basierte Siliziumoxid-Zwischenschicht 105 aufgebracht. Auf der Silan-basierten Siliziumoxid-Zwischenschicht 105 ist eine Ozon/TEOS-Deckschicht 106 (d.h. durch Ozon-aktivierte Zersetzung von Tetraethylorthosilikat gebildetes Siliziumoxid) gebildet, mittels welcher der materialfreie Bereich 107 zwischen den zwei elektrisch leitfähigen Strukturen 102, 103 gegenüber der Umgebung versiegelt ist.

Das erfindungsgemäße $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 bedeckt teilweise die Kupfer-Leiterbahnen 102, 103. Das erfindungsgemäße Material weist hinsichtlich seiner dielektrischen Eigenschaften im Wesentlichen jene von Siliziumoxid auf. Somit ist die effektive Dielektrizitätskonstante des Bereichs zwischen den

Leiterbahnen 102, 103, gebildet von den Airgaps 107 mit ϵ_r ungefähr eins (und ggf. $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 mit ϵ_r ungefähr 3.9) sehr gering. Somit sind bei Anliegen

von Signalen an die Kupfer-Leiterbahnen 102, 103 RC-Signalverzögerungszeiten gering und somit ein unerwünschtes Übersprechen zwischen den Leiterbahnen 102, 103 vermieden. Beim Verschließen oder Versiegeln, d.h. beim vollständigen Bedecken, des Grabens, der aus Komponenten 102 bis 105 gebildet ist, wird die Ozon/TEOS Deckschicht 106 selektiv nur auf der Silan-basierten Siliziumoxid-Zwischenschicht 105 gebildet, wobei aufgrund des in dem erfindungsgemäßen $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 enthaltenen Stickstoffbestandteils ein unerwünschtes selektives Abscheiden von Deckschicht-Material auf dem $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material 104 vermieden ist. Somit kann die Deckschicht 106 den Hohlraum nach außen hin sicher versiegeln, ohne dass unerwünschterweise Material in die Airgaps 107 eingebracht würde, was zu einer unerwünschten Erhöhung des effektiven ϵ_r -Werts zwischen den Leiterbahnen 102, 103 führen würde.

Im Weiteren werden bezugnehmend auf Fig.2 und Fig.3 anhand von elektronenmikroskopischen Aufnahmen Unterschiede zwischen einem herkömmlichen Material und dem erfindungsgemäß bereitgestellten Material veranschaulicht.

In **Fig.2** ist eine Elektronenmikroskop-Aufnahme 200 einer Querschnittsansicht einer Schicht-Anordnung gezeigt, bei der als Dielektrikum 204 zwischen Airgaps 202 herkömmliches TEOS Material verwendet worden ist. Wie aus Fig.2 ersichtlich ist, wird beim Bilden einer Deckschicht 201 mittels eines selektiven O_3 /TEOS-Abscheideverfahrens unerwünschterweise ein Randbereich 203 zwischen den Airgaps 202 und dem Dielektrikum 204 mit Material bedeckt, womit die Dielektrizitätskonstante des Airgap-Bereichs unerwünschterweise erhöht wird.

Im Unterschied dazu ist bei der in **Fig.3** gezeigten Elektronenmikroskop-Aufnahme 300 einer erfindungsgemäßen Schicht-Anordnung erkennbar, dass eine Deckschicht 201, gebildet mittels eines selektiven Ozon/TEOS

Abscheideverfahrens, an Seitenwänden von Airgaps 202 keinerlei Strukturen bildet. Dies ist darauf zurückzuführen, dass anstelle der herkömmlichen Dielektrikumschicht 204 aus Fig.2 erfindungsgemäß als Material zwischen Airgaps 202
5 $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{H}_{0.06}$ -Material 301 verwendet wird. Dadurch ist eine geringe Dielektrizitätskonstante im Bereich der Airgaps 202 erreicht, was für Low-k-Anwendungen äußerst vorteilhaft ist.

10 In **Fig.4** ist eine andere Elektronenmikroskop-Aufnahme 400 als Querschnittsansicht einer erfindungsgemäßen Schicht-Anordnung gezeigt, bei der zusätzlich zu den in Fig.3 gezeigten Komponenten Kupfer-Leiterbahnen 401 gebildet sind. Da aufgrund des erfindungsgemäßen Materials 301 zwischen Airgaps
15 202 zwischen den Kupfer-Leiterbahnen 401 die effektive relative Dielektrizitätskonstante verringert ist (da erfindungsgemäß eine unerwünschte Seitenwandbedeckung der Airgaps 202 mit Ozon/TEOS Material einer Deckschicht 201 vermieden ist), sind die RC-Verzögerungszeiten der
20 Schaltkreis-Anordnung 400 aus Fig.4 gegenüber dem Stand der Technik signifikant verbessert.

Im Weiteren wird bezugnehmend auf **Fig.5** eine Querschnittsansicht einer Schicht-Anordnung 500 gemäß einem
25 zweiten Ausführungsbeispiel der Erfindung beschrieben.

Die Leiterbahn-Anordnung 500 weist ein Grundsubstrat 502 auf. Als Material für dieses Grundsubstrat 502 wird Siliziumdioxid (SiO_2) gewählt. In dem Grundsubstrat 502 sind zwei
30 Leiterbahnen 503 aus Aluminium oder Kupfer gebildet.

Sowohl die Leiterbahnen 503 als auch das Grundsubstrat 502 werden von einer ersten Stoppschicht 504 bedeckt. Über der ersten Stoppschicht 504 ist ein Schichtstapel aus
35 aufeinanderfolgend einer ersten Isolationsschicht 505, einer zweiten Stoppschicht 506, einer zweiten Isolationsschicht 507, einer dritten Stoppschicht 508, einer dritten

Isolationsschicht 509, einer Pufferschicht 510 sowie einer Trageschicht 511 angeordnet.

Gemäß dem vorliegenden Ausführungsbeispiel weisen die erste
5 Stoppschicht 504, die zweite Stoppschicht 506, die dritte
Stoppschicht 508 und eine vierte Stoppschicht 512 jeweils
Siliziumnitrid (Si_3N_4) auf, welches elektrisch isolierend

ist. Als Material für die erste Isolationsschicht 505, die
zweite Isolationsschicht 507, die dritte Isolationsschicht
10 509 und die Pufferschicht 510 wird gemäß dem vorliegenden
Ausführungsbeispiel erfindungsgemäß hergestelltes

$\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material verwendet. Für die
Trageschicht 511 (auch als Zwischenschicht bezeichnet) wird
auf Silan (SiH_4) basierendes, plasmaangeregtes Siliziumdioxid
15 (SiO_2) verwendet. Dabei wird das auf Silan (SiH_4) basierende,
plasmaangeregte Siliziumdioxid (SiO_2) üblicherweise in einem
PECVD-Prozess (PECVD, "plasma enhanced chemical vapour
deposition" bzw. plasmaangeregte chemische
Gasphasenabscheidung) abgeschieden.

20 Das Grundsubstrat 502, die erste Stoppschicht 504, die erste
Isolationsschicht 505, die zweite Stoppschicht 506, die
zweite Isolationsschicht 507, die dritte Stoppschicht 508,
die dritte Isolationsschicht 509 und die vierte Stoppschicht
25 512 werden in aufsteigender Richtung des Schichtstapels
gebildet. Die Pufferschicht 510 wird von einer
Pufferschichtoberfläche 513 nach oben begrenzt. In der
Pufferschicht 510 und den darunter angeordneten Schichten ist
ein Hohlraum 514 gebildet, welcher von der
30 Pufferschichtoberfläche 513 aus bis zur zweiten Stoppschicht
506 in die darunter angeordneten Schichten hineinragt und
eine Hohlraumtiefe T_H aufweist.

Der Hohlraum 514 isoliert die zwei vergraben angeordneten
35 Leiterbahnen 503, welche teilweise die dritte Stoppschicht
508 sowie die dritte Isolationsschicht 509 ersetzen und

zusammen eine Leiterbahnebene definieren. Die mittels des Hohlraums 514 elektrisch isolierten Leiterbahnen 503 sind in einem Leiterbahnabstand A derart nebeneinander angeordnet, dass die jeweilige untere Leiterbahnoberfläche senkrecht zur Pufferschichtoberfläche 513 einen Abstand einer Leiterbahntiefe T_L aufweist, welche größer als die vertikale Dicke der Leiterbahnen 503 ist. Die Hohlraumtiefe T_H ist größer als die Leiterbahntiefe T_L , wodurch Streufelder zwischen benachbarten Leiterbahnen 503 in den Bereichen der Pufferschicht 510 direkt oberhalb und unterhalb der Leiterbahnen 503 reduziert werden. Der Hohlraum 514 weist eine Breite auf, welche gleich dem Leiterbahnabstand A ist.

Die teilweise die dritte Stoppschicht 508 sowie die dritte Isolationsschicht 509 ersetzenden Leiterbahnen 503 sind mittels eines elektrischen Kontaktes 515 mit der im Grundsubstrat 502 befindlichen Leiterbahn 503 elektrisch gekoppelt und weisen gemäß dem vorliegenden Ausführungsbeispiel das gleiche Material wie die im Grundsubstrat 502 befindliche Leiterbahn 503 auf. Der elektrische Kontakt 515 durchdringt hierzu die erste Stoppschicht 504, die erste Isolationsschicht 505, die zweite Stoppschicht 506 sowie die zweite Isolationsschicht 507.

Ferner befinden sich übereinander die Pufferschicht 510 und die Trageschicht 511, wobei der Hohlraum 514 durch die Pufferschicht 510 hindurchragt sowie zum Teil in die Trageschicht 511 hineinragt.

Der Hohlraum 514 wird mittels einer Deckschicht 516 bezüglich der Pufferschichtoberfläche 513 nach oben hin abgeschlossen. Die Deckschicht 516 weist ein Isolationsmaterial auf, welches sich selektiv ausschließlich an der Trageschicht 511 anlagert. Als Material für die Deckschicht 516 wird auf ozonaktiviertem Tetraethylorthosilikat (O_3 /TEOS) basierendes Siliziumdioxid (SiO_2) verwendet. Selbstverständlich kann für die Deckschicht 516 auch ein anderes Material gewählt werden,

wenn dieses die oben beschriebene Selektivität hinsichtlich seines Anlagerungsverhaltens zeigt. Anschaulich ist die Deckschicht 516 derart ausgebildet, dass sie eine dem Hohlraum 514 zugewandte zwickelförmige Aussparung aufweist.

5 Folglich sollte die Trageschicht 511 senkrecht zur Pufferschichtoberfläche 513 eine ausreichende Dicke aufweisen, so dass der Hohlraum 514 auch oberhalb der zwickelförmigen Aussparung der Deckschicht 516 von der Deckschicht 516 vollständig abgeschlossen ist.

10

Die Deckschicht 516 sowie die Trageschicht 511 weisen eine gemeinsame Deckschicht/Trageschicht-Oberfläche 517 auf, welche diese beiden Schichten 516, 511 im Wesentlichen parallel zur Substratoberfläche 501 nach oben begrenzt. Auf
15 dieser Deckschicht/Trageschicht-Oberfläche 517 ist schließlich noch eine fünfte Stoppschicht 518 angeordnet, auf welcher zusätzliche Leiterbahnebenen aufgebracht werden können.

20

Die Geometrie des Hohlraums 514 wird bevorzugt derart gewählt, dass die Leiterbahn-Anordnung 500 eine ausreichend gute elektrische Isolierung der Leiterbahnen 503 innerhalb einer Leiterbahnebene bei einer ausreichenden Reduzierung der relativen Dielektrizitätskonstante ϵ_r aufweist. Gemäß diesem

25

Ausführungsbeispiel weisen der Leiterbahnabstand A und somit der Hohlraum 514 eine Breite von 400nm bis 500nm auf, welche fast gleich der Breite der Leiterbahnen 503 ist. Die Hohlraumtiefe T_H weist gemäß diesem Ausführungsbeispiel einen Wert auf, welcher der zweifachen Dicke der Leiterbahnen 503

30

entspricht. Die Leiterbahnen 503 weisen gemäß diesem Ausführungsbeispiel eine Dicke von ungefähr 600nm auf. Gemäß dem vorliegenden Ausführungsbeispiel weisen die einzelnen Stoppschichten eine Dicke von jeweils ungefähr 50nm auf. Die Isolationsschichten außer der dritten Isolationsschicht 509

35

sowie die Pufferschicht 510 und die Trageschicht 511 weisen gemäß dem vorliegenden Ausführungsbeispiel eine Dicke von

jeweils ungefähr 150nm auf. Alternativ können selbstverständlich auch andere geeignete Maße gewählt werden.

5 Zum Herstellen der Leiterbahnen 503 kann entweder die Damascene-Technik oder die Metallätztechnik eingesetzt werden. Die Damascene-Technik wird vorzugsweise eingesetzt, wenn als Material für die Leiterbahnen 503 Kupfer verwendet wird, während die Metallätztechnik vorzugsweise eingesetzt wird, wenn als Material für die Leiterbahnen 503 Aluminium
10 verwendet wird.

Bei einem nicht dargestellten Ausführungsbeispiel der Erfindung, welches im Wesentlichen dem gerade beschriebenen zweiten Ausführungsbeispiel der Erfindung gleicht, kann sich
15 der Hohlraum 514 zusätzlich noch durch die zweite Stoppschicht 506 hindurch bis zur Grenzfläche zwischen der zweiten Stoppschicht 506 und der ersten Isolationsschicht 505 hin ausdehnen. Anschaulich ist zur Vergrößerung des Hohlraums 514 soviel Material der zweiten Stoppschicht 506 im Bereich
20 des Hohlraums 514 entfernt, dass die darunter liegende erste Isolationsschicht 505 gerade freigelegt ist. Dies hat eine zusätzliche Reduzierung der effektiven relativen Dielektrizitätskonstante ϵ_r zur Folge. Dies liegt daran, dass der größere Hohlraum 514 störende elektrische Streufelder
25 zwischen den Leiterbahnen 503 zusätzlich reduziert.

In **Fig.6** ist eine Querschnittsansicht einer Schicht-Anordnung 600 (auch als Leiterbahn-Anordnung 600 bezeichnet) gemäß einem dritten Ausführungsbeispiel der Erfindung dargestellt.
30

Die Leiterbahn-Anordnung 600 gemäß dem dritten Ausführungsbeispiel ist im Wesentlichen identisch zu der Leiterbahn-Anordnung 500 gemäß dem zweiten Ausführungsbeispiel. Die Unterschiede zwischen der
35 Leiterbahn-Anordnung 600 gemäß dem dritten Ausführungsbeispiel und der Leiterbahn-Anordnung 500 gemäß dem zweiten Ausführungsbeispiel sind wie folgt:

Der Hohlraum 514 weist bezüglich der Substratoberfläche 501 parallel zur Zeichenebene eine Hohlraumbreite B auf, welche größer als der Leiterbahnabstand A ist. Dies hat zur Folge, dass die Form des Hohlraums 514 anschaulich mit einem „I“ oder mit einem Knochen vergleichbar ist. Die größere Ausdehnung des Hohlraums 514 oberhalb und unterhalb der durch die benachbarten Leiterbahnen 503 gebildeten Leiterbahnebene trägt zu einer zusätzlichen Reduzierung der effektiven relativen Dielektrizitätskonstante ϵ_r in der Leiterbahn-Anordnung 600 bei. Dies liegt daran, dass der größere Hohlraum 514 störende elektrische Streufelder zwischen den Leiterbahnen 503 zusätzlich reduziert.

Die dritte Stoppschicht 508 und die vierte Stoppschicht 512 weisen im Bereich des Hohlraums 514 eine Lochbreite C auf, welche kleiner ist als der Leiterbahnabstand A. Dies ist eine Folge des speziellen Herstellungsverfahrens, mit dem der ausgewölbte Hohlraum 514 in der Leiterbahn-Anordnung 600 gemäß dem dritten Ausführungsbeispiel hergestellt wird.

Ein wichtiger Aspekt der Leiterbahn-Anordnungen 500, 600 gemäß der Erfindung ist darin zu sehen, dass als Material der Schichten 505, 507, 509, 510 das erfindungsgemäße mittels eines PECVD-Verfahrens hergestellte

$\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material verwendet wird.

Freiliegende Oberflächenbereiche insbesondere der Schichten 507, 510 sind bei einem nachfolgenden Bilden der Ozon/TEOS-Deckschicht 516 mittels eines selektiven Abscheideverfahrens sicher davor geschützt, unerwünschterweise mit Material der Deckschicht 516 bedeckt zu werden, was zu einer teilweisen Auffüllung des Hohlraums 514 führen würde. Dies wiederum würde die effektive relative Dielektrizitätskonstante des Bereichs zwischen den Leiterbahnen 503 unerwünscht erhöhen.

Aufgrund des Vorsehens der Schichten 505, 507, 509, 510 aus $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material, das aufgrund seiner Materialzusammensetzung vor einem selektiven Abscheiden von

Material der Ozon/TEOS-Deckschicht 516 geschützt ist, wird bei der Ozon/TEOS-Abscheidung die Deckschicht 516 nur auf Oberflächenbereichen der Trageschicht 511 aus Silan-basiertem Siliziumoxid selektiv abgeschieden, wodurch der Hohlraum 514
5 von Material der Deckschicht 516 überwachsen und somit abgeschlossen wird.

In diesem Dokument sind folgende Veröffentlichungen zitiert:

[1] WO 03/019649 A2;

5 [2] DE 101 25 019 A1;

[3] DE 191 09 778 A1;

[4] DE 199 57 302 A1;

10

[5] DE 41 18 165 A1;

[6] US 2001/0 019 903 A1;

15 [7] JP 06-216 122 A;

[8] US 6,211,057 B1;

[9] US 2003/0 176 055 A1.

20

Bezugszeichenliste

- 100 Schicht-Anordnung
- 101 Silizium-Substrat
- 102 erste Kupfer-Leiterbahn
- 103 zweite Kupfer-Leiterbahn
- 104 $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material
- 105 Silan-basierte Siliziumoxid-Zwischenschicht
- 106 Ozon/TEOS-Deckschicht
- 107 Airgap

- 200 Elektronenmikroskop-Aufnahme
- 201 Deckschicht
- 202 Airgaps
- 203 Seitenwandbedeckung
- 204 Dielektrikum

- 300 Elektronenmikroskop-Aufnahme
- 301 $\text{Si}_{1.00}\text{O}_{1.90}\text{H}_{0.27}\text{C}_{0.045}\text{N}_{0.06}$ -Material

- 400 Elektronenmikroskop-Aufnahme
- 401 Kupfer-Leiterbahnen

- 500 Schicht-Anordnung
- 502 Grundsubstrat
- 503 Leiterbahn
- 504 erste Stoppschicht
- 505 erste Isolationsschicht
- 506 zweite Stoppschicht
- 507 zweite Isolationsschicht
- 508 dritte Stoppschicht
- 509 dritte Isolationsschicht
- 510 Pufferschicht
- 511 Trageschicht

512 vierte Stoppschicht
513 Pufferschichtoberfläche
514 Hohlraum
515 elektrischer Kontakt
516 Deckschicht
517 Deckschicht/Trageschicht-Oberfläche
518 fünfte Stoppschicht

600 Schicht-Anordnung

Patentansprüche:

1. Verfahren zum Herstellen einer Schicht-Anordnung,

- bei dem über einem Substrat mit einer Mehrzahl von elektrisch leitfähigen Strukturen und/oder über einem Teil der Oberfläche der elektrisch leitfähigen Strukturen eine Schicht aus Sauerstoff-Material Stickstoff-Material mittels eines plasmaangeregten chemischen Gasphasenabscheide-Verfahrens gebildet wird, wobei während des Zuführens von Silizium-Material und Sauerstoff-Material mittels eines organischen Silizium-Precursormaterials Stickstoff-Material zugeführt wird, wobei die Schicht aus Sauerstoff-Material Stickstoff-Material gebildet wird derart, dass zwischen den Leiterbahnen ein materialfreier Bereich verbleibt,
- bei dem auf der Schicht aus Sauerstoff-Material Stickstoff-Material eine Zwischenschicht aus elektrisch isolierendem Material aufgebracht wird, und
- bei dem selektiv auf der Zwischenschicht eine Deckschicht aufgebracht wird, mittels welcher der materialfreie Bereich zwischen den elektrisch leitfähigen Strukturen gegenüber der Umgebung versiegelt wird, so dass der materialfreie Bereich einen Hohlraum ausbildet.

2. Verfahren nach Anspruch 1,

bei dem als organisches Silizium-Precursormaterial Tetraethylorthosilikat verwendet wird.

3. Verfahren nach Anspruch 1 oder 2,

- bei dem Tetraethylorthosilikat und Stickstoff als Precursoren verwendet werden;
- bei dem das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 1:10 und 1:1 eingestellt wird.

4. Verfahren nach einem der Ansprüche 1 bis 4,

- bei dem Tetraethylorthosilikat und Stickstoff als Precursoren verwendet werden;
- bei dem das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 1:5 und 1:2 eingestellt wird.

5. Verfahren nach einem der Ansprüche 1 bis 4,

- bei dem Tetraethylorthosilikat und Stickstoff als Precursoren verwendet werden;
- bei dem das Flussratenverhältnis von Tetraethylorthosilikat zu Stickstoff zwischen 11:40 und 7:20 eingestellt wird.

6. Verfahren nach einem der Ansprüche 1 bis 5,

bei dem Helium als Trägergas zugeführt wird.

7. Verfahren nach einem der Ansprüche 1 bis 6,

bei dem der Druck in der Verfahrenskammer zwischen 440Pa und 1750Pa eingestellt wird.

8. Verfahren nach einem der Ansprüche 1 bis 7,

bei dem die Temperatur in der Verfahrenskammer zwischen 300°C und 500°C eingestellt wird.

9. Schicht-Anordnung

- mit einem Substrat;
- mit zwei elektrisch leitfähigen Strukturen auf dem Substrat, wobei zumindest ein Teilbereich zwischen den zwei elektrisch leitfähigen Strukturen materialfrei ist;
- mit einer Schicht aus Silizium-Sauerstoff-Stickstoff-haltigem Material, welches mittels eines plasmaangeregten chemischen Gasphasenabscheide-Verfahrens gebildet wurde, wobei während des Zuführens von Silizium-Material und Sauerstoff-Material mittels eines organischen Silizium-Precursormaterials Stickstoff-Material zugeführt wurde, wobei die Schicht derart auf den zwei elektrisch leitfähigen Strukturen

aufgebracht ist, dass zwischen den zwei elektrisch leitfähigen Strukturen ein materialfreier Bereich verbleibt;

- mit einer Zwischenschicht aus elektrisch isolierendem Material auf der Schicht aus Silizium-Sauerstoff-Stickstoff-haltigem Material;
- mit einer selektiv auf der Zwischenschicht gebildeten Deckschicht, mittels welcher der materialfreie Bereich zwischen den zwei elektrisch leitfähigen Strukturen gegenüber der Umgebung versiegelt ist.

10. Schicht-Anordnung nach Anspruch 9, bei dem die Zwischenschicht aus Silan-basiertem Siliziumoxid gebildet ist.

11. Schicht-Anordnung nach Anspruch 10 oder 11, bei dem die Deckschicht aus Siliziumoxid gebildet ist, das basierend auf Ozon-aktiviert zersetztem Tetraethylorthosilikat gebildet ist.

FIG 1

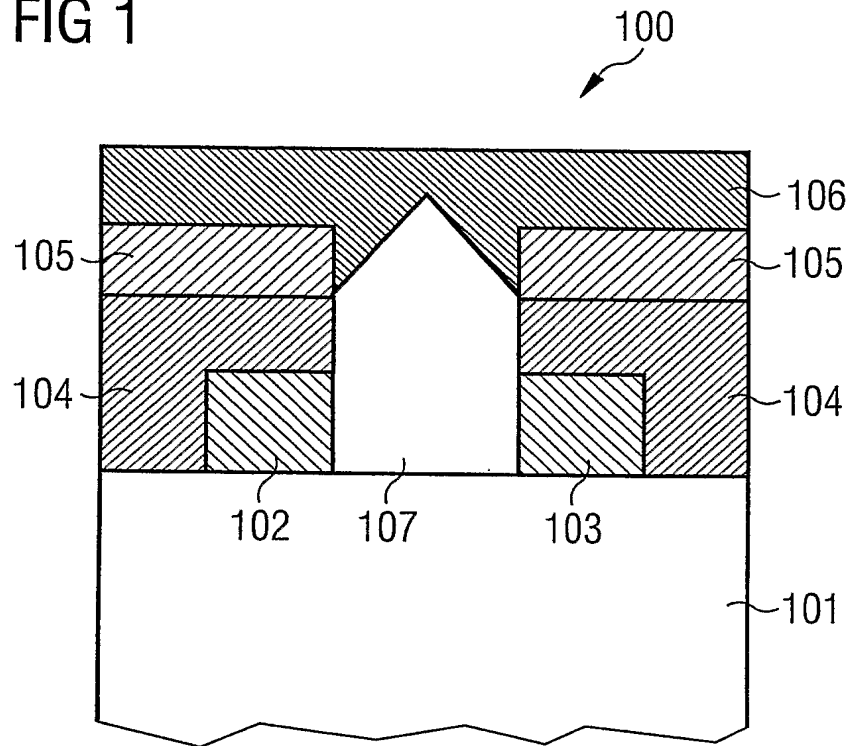


FIG 2

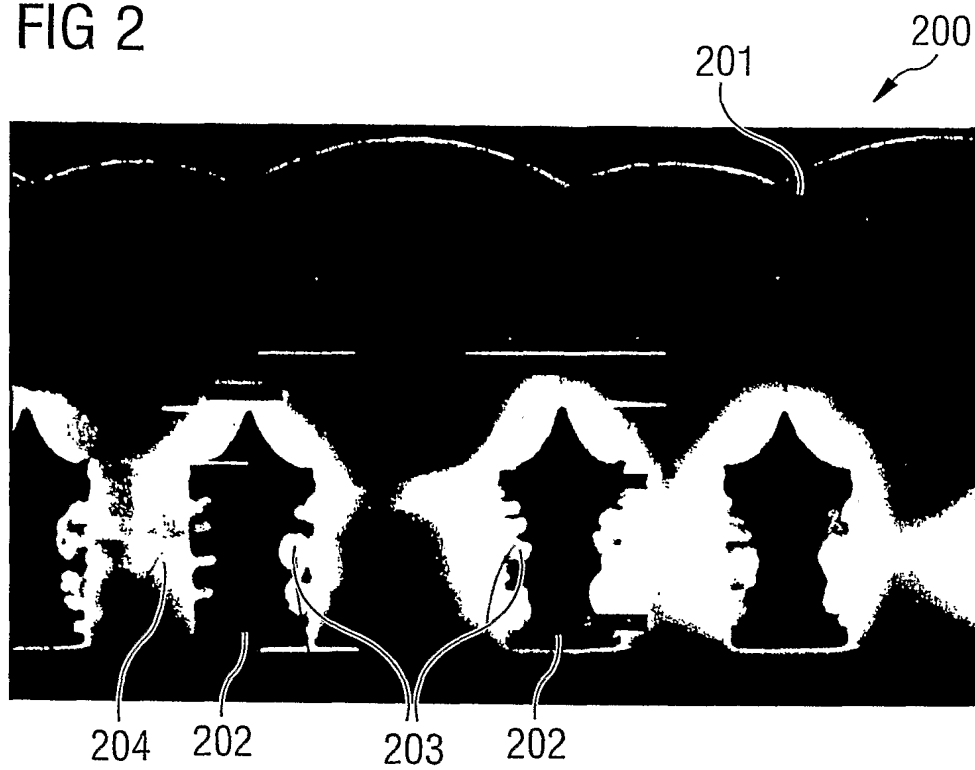


FIG 3

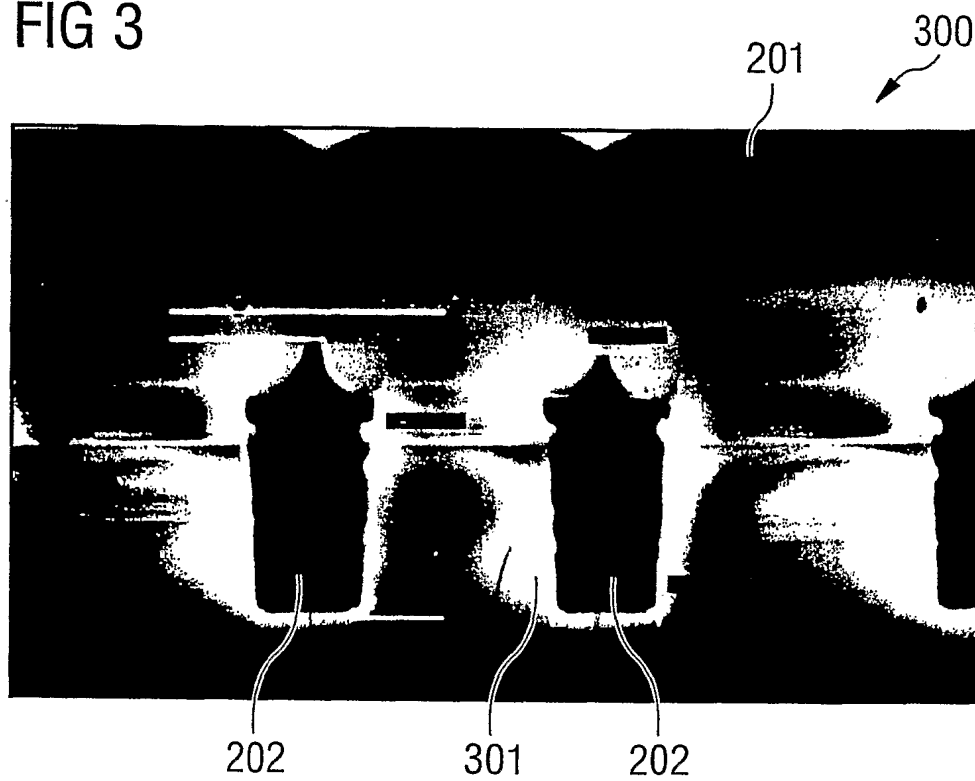
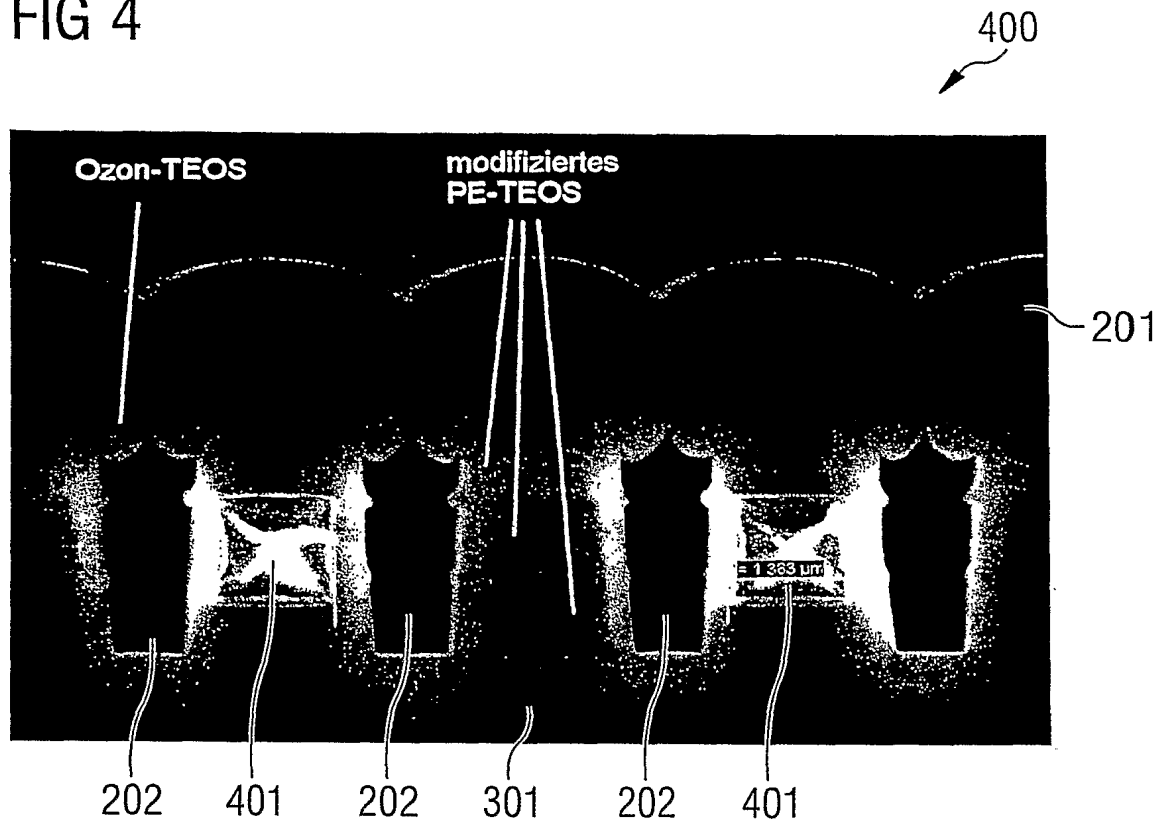


FIG 4



4/4

FIG 5

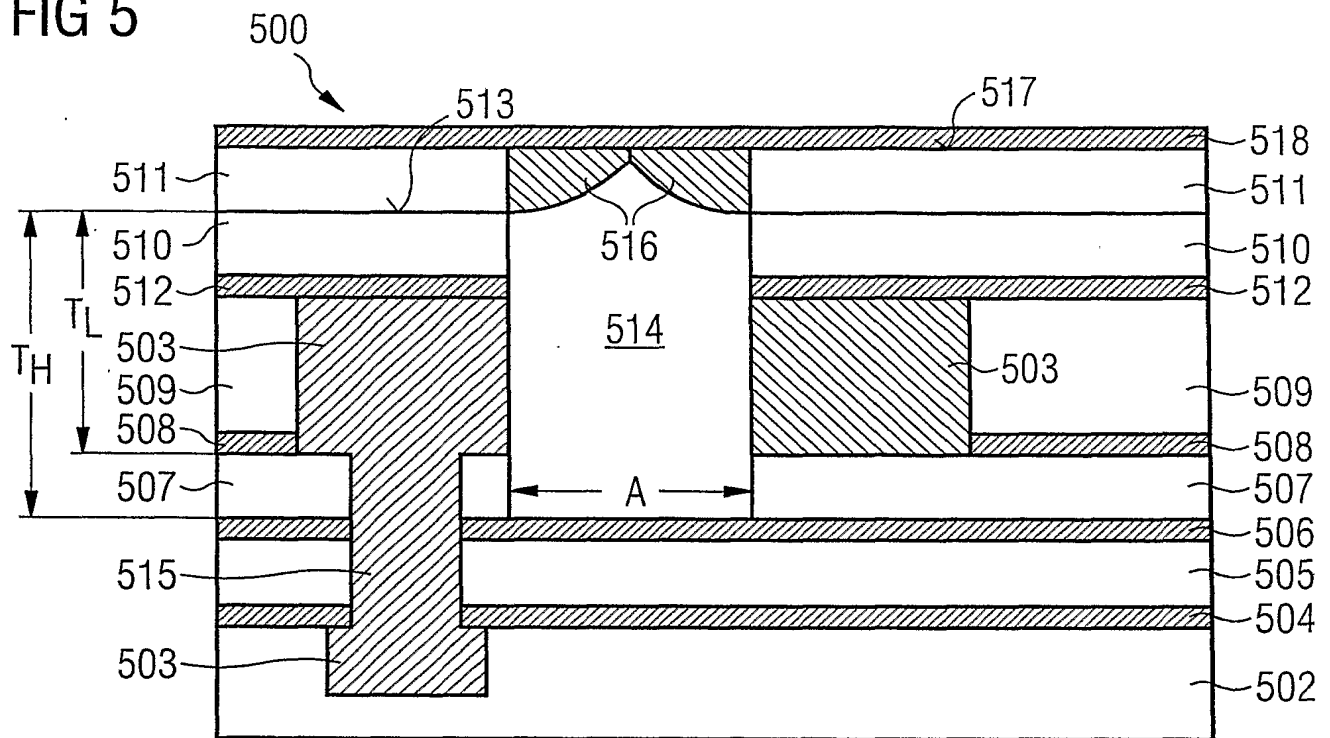


FIG 6

